

BJ8P508E

FAQ（汇集）

如果您在使用上还有其它问题请与我们联系：tbs002@bjxmcu.com

目 录

Q1: BJ8P508E 的 IOB0 无输出?.....	3
Q2: BJ8P508E 的 IOB2 无输出?.....	3
Q3: BJ8P508E 外部高速晶振模式 HF MODE 20MHZ 不工作?	3
Q4: BJ8P508E 在进入睡眠后, 只允许 IOB1 引脚状态改变唤醒单片机, 可以吗?	3
Q5: BJ8P508E CALL, GOTO 指令可以在所有 ROM/EPROM 页面跳转吗?	3
Q6: BJ8P508E 在 ROM 最后一个地址 0X3FFH 跳转到用户主程序, 产品不正常工作? ...	3
Q7: BJ8P508E 在烧录时, SCHMITT 选项: 选择“WITH SCHMITTER”与“WITHOUT SCHMITTER”有什么区别?	3
Q8: BJ8P508E 脚位应用注意事项与具体脚位图?	4
Q9: BJ8P508E 烧录*.CDS 文件转码说明?	4
Q10: BJ8P508E 烧录注意事项?	5
Q11 配置选项中 PMOD 位使用注意事项?	5

Q1: BJ8P508E 的 IOB0 无输出?

IOB0 引脚与/INT 复用, IOB0 被设为/INT 功能, 所以会无输出, 将 PCON 寄存器的 bit6 EIS 位 设为 0。即 IOB0 为输入/输出。

Q2: BJ8P508E 的 IOB2 无输出?

默认 T0CKI 为外部中断源, 需要将 OPTION 寄存器的 bit5 T0CS 位设为 0。

Q3: BJ8P508E 外部高速晶振模式 HF MODE 20MHZ 不工作?

在 HF MODE 模式下, 当 VDD=5V 时, 外部高速晶振最高可以运行 20MHZ, 当 VDD=3V 时, 外部高速晶振最高只能运行 15MHZ。

Q4: BJ8P508E 在进入睡眠后, 只允许 IOB1 引脚状态改变唤醒单片机, 可以吗?

WUCON 寄存器的配置决定允许 PORT B 端口哪些引脚可以唤醒单片机, 当进入睡眠后, WUCON 寄存器默认全为 0, 即全部允许。如果只允许 IOB1 引脚可唤醒单片机, 只需要配置 WUCON 寄存器为 “1111101” 1 为禁止唤醒, 0 为使能唤醒。

Q5: BJ8P508E CALL, GOTO 指令可以在所有 ROM/EPROM 页面跳转吗?

因为 BJ8P508E 芯片, 指针有 10 位, 2 的 10 次数等于 1024 等于 1K, 而 BJ8P508E 芯片所有 ROM 空间为 1K。所以 CALL, GOTO 指令可在全所有 ROM/EPROM 页面跳转。

Q6: BJ8P508E 在 ROM 最后一个地址 0X3FFH 跳转到用户主程序, 产品不正常工作?

BJ8P508E 的复位地址不是 0X0H, 而是 0x3FFH, 所以当用户程序在 0x3FFH 跳转到用户主程序时, 会造成不正常工作。正确配置应该在 0x3FFH 跳转到上电复位, 程序初始化处理。不能跳到用户主程序。

Q7: BJ8P508E 在烧录时, SCHMITT 选项: 选择“With Schmitter”与“Without Schmitter”有什么区别?

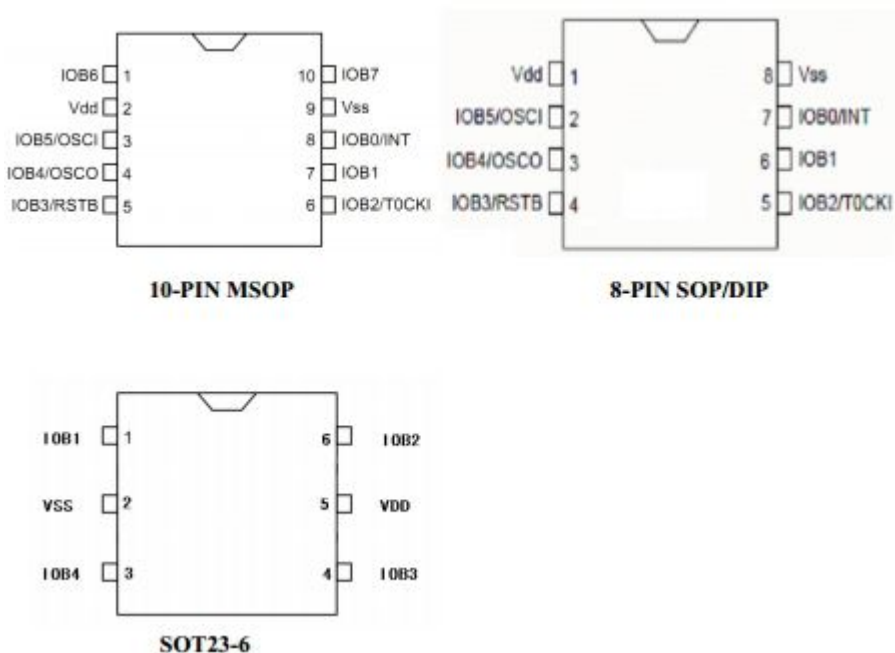
在烧录时, SCHMITT 选项目表示芯片引脚斯密特选项位。

项号	内容	规格书参数	实测FM8PE53数据	实测BJ8P153E数据	实测BJ8P508E (10pin)数据	结论
1	IO口高低电平输入阈值 (With Schmitt)	普通IO口高电平阈值: 2.2V	1.5V	1.64V	1.52V	符合
		普通IO口低电平阈值: 0.8V	1.37V	0.99V	1.32V	符合
		RST口高电平阈值: 2.2V	1.77V	2.08V	1.95V	符合
		RST口低电平阈值: 0.8V	1.23V	1.23V	1.17V	符合
		TOCK1口高电平阈值:2.2V	1.48V	1.50V	1.51V	符合
		TOCK1口低电平阈值:0.8V	1.36V	1.06V	1.32V	符合
2	IO口高低电平输入阈值 (Without Schmitt)	普通IO口高电平阈值: 2.2V	1.54V	1.40V	1.42V	符合
		普通IO口低电平阈值: 0.8V	1.42V	1.33V	1.32V	符合
		RST口高电平阈值: 2.2V	1.64V	1.74V	1.52V	符合
		RST口低电平阈值: 0.8V	1.40V	1.62V	1.44V	符合
		TOCK1口高电平阈值:2.2V	1.55V	1.40V	1.41V	符合
		TOCK1口低电平阈值:0.8V	1.44V	1.33V	1.32V	符合

Q8: BJ8P508E 脚位应用注意事项与具体脚位图?

a. 508E 最多 10 个脚位，用户在设置程序应用上，不能使用的脚位为：IOA0~IOA2，IOB7。

b. 具体脚位图如：



Q9: BJ8P508E 烧录*.CDS 文件转码说明?

A. 用 TransferV1.41 打开*.CDS 文件并选择对应型号 XX8P153,然后点击 Transfer 保存为

*.BIN 文件。

- B. 用第三方 8P5X Writer 软件，并选择对应型号 XXE53，然后打开 A 转换好的*.BIN 文件，最后记录 Config0~2 前两项值，并将第二项的第一位“3”改为“1”。
- C. 用 BJXP 打开*.CDS，并且把“LVD”选上“√”，然后把 B 记录好的“Config0~2 前两项值”输入到选项值的前两项中，然后保存为*.bjp 文件。

Q10: BJ8P508E 烧录注意事项?

- A.选项字节内容 WORD1-BIT11 位为“0”或者“1”，会影响功能，测试样品时务必注意，并且把测试样品 OK 的程序及时保存为*.bjp，批量烧录时直接调用*.bjp 文件烧录。
- B. 选项字节内容 LVDT 位，除了数据线产品可以外，其他产品建议用户根据实际应用条件选择具体复位电压值。

Q11: 配置选项中 PMOD 位使用注意事项?

仅在 LF 低频模式下 PMOD 位可以选择 power saving，其他振荡模式不能选择 power saving，否则会造成上电不工作。

文件更新记录

序号	版本	更改单号	更改前内容	更改后内容
1	A/0	首次发布		
2	A/1	增加 Q11		